

Untersuchungen zum Anwendungspotenzial der formalen Verifikation im Bereich Motorsteuerungssoftware

Aufgabenstellung

Automotive Software unterliegt hohen Qualitätsanforderungen und wird mit entsprechendem Aufwand entwickelt. Trotzdem treten in Einzelfällen Fehler erst spät im Entwicklungsprozess oder sogar im Feld zu Tage, die bei den zahlreichen Qualitätssicherungsmaßnahmen nicht erkannt wurden. Die mit der Entwicklung befassten Unternehmen sind daher an Methoden interessiert, die diese Situation verbessern können.



Ein möglicher Ansatz zur frühzeitigen Fehlererkennung ist die Methode der formalen Verifikation. Sie ist seit mehreren Jahrzehnten Forschungsthema und es stehen mittlerweile Erfolg versprechende Werkzeuge zur Verfügung, ihre Etablierung im Bereich Automotive Software steht aber noch aus.

Das Thema der Diplomarbeit ist daher die Untersuchung, welche Möglichkeiten die formale Verifikation zur Fehlervermeidung in der Entwicklung von Automotive Software bietet. Den Ausgangspunkt werden reale Fehlerdaten für hardwarenahe Software in Motorsteuergeräten bilden, die vom Industriepartner Siemens-VDO zur Verfügung gestellt werden. Auf dieser Basis und mit der Möglichkeit, weitere Informationen von Entwicklern zu erfragen, soll die Frage beantwortet werden, ob die betreffenden Fehler bei systematischem Einsatz formaler Verifikationsmethoden (vor allem Modelchecking) gefunden worden wären. Zusammen mit einer Aufwandsbetrachtung und Analyse von Alternativen ist dann zu bewerten, welche methodischen Verbesserungen durch formale Verifikation zu erzielen sind.

Die Diplomarbeit wird gemeinsam mit Siemens-VDO in Regensburg durchgeführt. Sie erfordert sowohl Aufenthalte in Regensburg als auch in Aachen.

Student

- [Dr. rer. nat. Andreas Polzer](#)

Betreuer

- [Dr.rer.nat. Bastian Schlich](#)

From:
<https://embedded.rwth-aachen.de/> - **Lehrstuhl Informatik 11 - Embedded Software Laboratory**

Permanent link:
https://embedded.rwth-aachen.de/doku.php?id=lehre:abschlussarbeiten:untersuchungen_zum_anwendungspotential_der_formalen_verifikation

Last update: **2009/06/11 13:03**

